

Jahn M. DAMASCHKE
DIPL.-ING. ELEKTROTECHNIK (TU)

Hauptstrasse 75a
A-8141 Unterpremstätten
Tel.: (+43)(0)3136-200 31
Deutsches Handy: (+49)(0)179-994 8704
www.JDamaschke.de
Mail @ JDamaschke.de



Geboren: Am 8. Juli 1968 in Wedel/Holstein
Deutscher Staatsbürger, verheiratet

PROFIL: Test- und Hardware-Ingenieur mit 11 Jahren Berufserfahrung, Ausrichtung Nachrichtentechnik. Experte als Testingenieur von Mixed-Signal Integrierten Schaltungen. Breitgefächerte Kenntnisse in den Bereichen Hochfrequenztechnik (HF) und Messtechnik, Analog- und Digitaltechnik sowie Leistungselektronik. Fließend in Englisch und Deutsch in Wort und Schrift. Weltweite Reise- und Einsatzbereitschaft.

BERUFSERFAHRUNGEN:

- | | |
|---|--|
| Mixed-Signal Test Development Engineer | Austria Micro Systems AG , Unterpremstätten, Österreich Entwicklung von Hardware (Loadboards und Probecards) und Testprogrammen auf LTX Synchromaster und X-Serie Fusion Automated Test Equipment. Yield-Verbesserung von 55% auf 99% und Verkürzung der Testzeit von 75 auf 12 Minuten pro Wafer. Produktionssupport von analogen und Sigma-Delta Audio-Vorverstärker, Detektoren, Sensoren und Controller. Seit 6/04 |
| Sabbatical | Entwicklung von DC-DC Spannungswandlern als freischaffender Ingenieur in den USA, Besuch der Latinoamerica Spanish Academy in Guatemala; etc. 12/02 – 4/04 |
| Production Development Engineer | Agilent Technologies , Rohnert Park, Kalifornien, USA Zuständig für alle technische Angelegenheiten um die A-8712/14 Network Analyzer Produktfamilie, inklusive Veränderungen und Verbesserungen von Schaltkreisen (digital, analog und HF), Test- und Produktionsverfahren; Ausbildung und Betreuung von neuen Kollegen. 10/00-11/02 |
| Engineering Instructor | Agilent Technologies , Penang, Malaysia Entwicklung und Abhalten von Praktikum und Vorlesung: „Power Supplies and Filtering“ für malaysische Ingenieure und Techniker. 11/01-1/02 |
| Research and Teaching Assistant | University of Victoria , Victoria, British Kolumbien, Kanada Softwareentwicklung im Mikrowellenforschungslabor für neue Verfahren der HF-Feld-Simulation, Hardwareentwicklung (analog und HF) von z. B.: DC-DC Spannungswandler, HF-Verstärker. Vorträge auf Konferenzen. Praktika und Übungen. Übersetzung wissenschaftlicher Papiere. 10/93-9/00 |

AUSBILDUNG:

| | |
|--------------------------------------|---|
| Diplomarbeit | University of Victoria , Victoria, British Kolumbien, Kanada Entwicklung eines Softwaremoduls zur Feldanalyse von verlustbehafteter und supraleitender Materialien mit der "Transmission Line Matrix (TLM) Method". 10/93-5/94 |
| Studienarbeit | University of Manchester , Manchester, England Entwicklung, Bau, Messung und Optimierung von einem DC-DC Spannungswandler für extrem niedrige Spannungen (0.1 bis 0.3 V). 4/93-9/93 |
| Dipl.-Ing. Elektrotechnik | Technische Universität Hamburg-Harburg , Hamburg Nachrichtentechnik; Spezialisierung Hochfrequenztechnik. 9/88-5/94 |

| | |
|--------------------|---|
| KENNTNISSE: | Automatisierten Tests für state-of-the-art analoge ICs. Entwicklung der Schaltpläne , und Korrektur von PCB Layouts Testprogramm-Entwicklung auf ATE sowie in Fortran, Pascal, Basic, etc. unter Windows und UNIX. Detailkenntnisse von Network Analyzern , von der Systemebene bis zu den Bauteilen, und von anderen Messgeräten (Logic Analyzer, Oscilloscope, Spectrum Analyzer, u. a.). Erfahrungen mit Produktionsangelegenheiten wie Design for Test, Design for Manufacturing, Qualitätsfragen, von der IC Seite, wie Yield-Optimierung, Testzeitreduktion, und der Systemseite, wie Änderungen von Bauteilen und Schaltungen, etc. Hochfrequenztechnik. Lernfähig, schnelle Einarbeitung und hervorragender Problemlöser. Ausbilder und Betreuer von Kollegen und Kunden. Sprachen: Deutsch und Englisch fließend; Spanisch. |
|--------------------|---|

VERÖFFENTLICHUNGEN:

J. M. Damaschke, S. Amari, J. Bornemann, "Fast and accurate mode-spectrum analysis of waveguide structures using a new set of edge-conditioned basis functions", International Journal of RF and Microwave CAD, Mai '98.

John M. Damaschke, "Design of a low-input-voltage converter for thermoelectric generator", IEEE Transactions on Industry Applications, Sep./Okt. '97.

Außerdem mehrere Veröffentlichungen als Mitautor und auf Konferenzen zwischen 1993 bis 2000.

| | |
|----------------------------------|--|
| SONSTIGE AKTIVITÄTEN: | Reiseleiter Suntrek Tours Inc., Rohnert Park, CA, USA 5/03-11/03 Heilmasseur Physikalisches Gesundheitszentrum Bad Eggenberg, Graz, Österreich 12/02-2/03 Bergführer Alpine Club of Canada, National Sierra Club. 5/96-7/04 Teilzeit-Englischlehrer, Inter-Cultural Association, Victoria. 1/99-5/99 Führerschein Klassen B, C1E, D1E. Interessen: Reisen, Bergsteigen, Radfahren, Sprachen. |
|----------------------------------|--|

REFERENZEN: Hervorragende Referenzen auf Anfrage

(Stand: 5/07)